

MASTER GÉNIE INDUSTRIEL parcours SYSTÈMES EMBARQUÉS					
Unités d'enseignement		Éléments constitutifs	ECTS / Coefficients	Volume horaire	
MASTER 2	Semestre 3	Transverse	Conception des algorithmes en temps réel	3	20h
			Normes et certifications	3	20h
		Activités de Mise en Situation et Langue	Anglais	2	20h
			Projet tuteuré / Alternance	4	60h
		Systèmes embarqués	Conception des ASICs (avancé)	2	20h
			Systèmes sur Puces (SOC)	4	40h
	Application des ASICs		4	40h	
	Radiocommunications pour les SE (introduction)		2	18h	
	Architectures parallèles		4	40h	
	Intelligence artificielle		2	20h	
	Semestre 4	Activités de Mise en Situation et Langue	Anglais	3	20h
			Projet tuteuré / Alternance	5	60h
			Stage (20 semaines) / Alternance	10	
		Systèmes embarqués	Traitement d'images embarqués	4	30h
Programmation des FPGA (avancé)			4	40h	
Radiocommunications pour les SE (avancé)			4	24h	